

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 4 月 14 日 (14.04.2005)

PCT

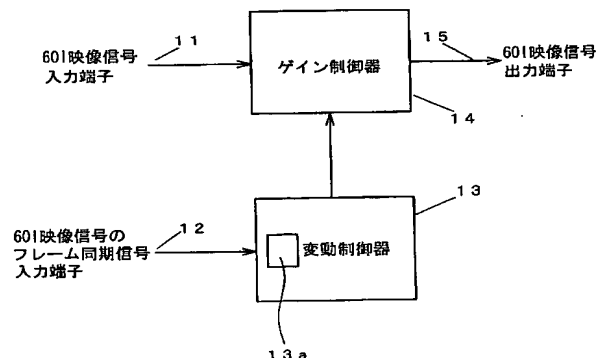
(10) 国際公開番号
WO 2005/034510 A1

- (51) 国際特許分類⁷: H04N 5/262 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/013975 (75) 発明者/出願人 (米国についてのみ): 卯路 勝治 (URO, Katsuji). 藤原 幹男 (FUJIWARA, Mikio).
(22) 国際出願日: 2004 年 9 月 16 日 (16.09.2004) (74) 代理人: 岡田 和秀 (OKADA, Kazuhide); 〒5300022 大阪府大阪市北区浪花町 1 3 番 3 8 号 千代田ビル北館 Osaka (JP).
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
(30) 優先権データ: 特願2003-342992 2003 年 10 月 1 日 (01.10.2003) JP
(71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

[続葉有]

(54) Title: VIDEO SIGNAL PROCESSING APPARATUS

(54) 発明の名称: 映像信号処理装置



11... 60I VIDEO SIGNAL INPUT TERMINAL
14... GAIN CONTROLLER
15... 60I VIDEO SIGNAL OUTPUT TERMINAL
12... INPUT TERMINAL FOR FRAME SYNC SIGNAL OF 60I VIDEO SIGNAL
13... VARIATION CONTROLLER

(57) Abstract: A gain controller gain controls digitized video signals for each minimum video unit. A variation controller establishes video blocks each consisting of a plurality of minimum video units, and also establishes a gain control value of the gain controller for each of the minimum video units constituting the established video block. The gain controller sequentially divides the video signals into the video blocks and gain controls, based on the gain control values, the respective minimum video units constituting each of the divided video blocks. In this way, there can be obtained a visual effect equivalent to a conversion of video signals such as 24P video signals to video signals such as 60I video signals by use of a conversion format such as 2:3 pull-down method. Moreover, such visual effect can be realized without necessity of any frame memories and without implementing any complex timing controls.

(57) 要約: 本発明では、ゲイン制御器が、デジタル化された映像信号を、その最小映像単位毎にゲイン制御する。変動制御器が、複数の前記最小映像単位からなる映像ブロックを設定するとともに、設定した映像ブロックを構成する各最小映像単位における前記ゲイン制御器のゲイン制御値を設定する。ゲイン制御器は、映像信号を映像ブロックで順次分割したうえで、分割した各映像ブロックを構成する最小映像単位それぞれ

[続葉有]

WO 2005/034510 A1



(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

を、ゲイン制御値に基づいてゲイン制御する。これにより本発明は、24P映像信号等の映像信号を2:3プルダウン方式等の変換フォーマットで60I映像信号等の映像信号に変換するのと同等の視覚効果が得られる。さらには、このような視覚効果を、フレームメモリを必要とせず、また複雑なタイミング制御を実施することなく実現できる。